

Allegato 4

SELEZIONE PUBBLICA INDETTA CON DECRETO REP. N. DEIB98312\_2016 SSD ING-INF/01 Elettronica BANDITO AI SENSI DEL REGOLAMENTO PER IL CONFERIMENTO DI ASSEgni PER LO SVOLGIMENTO DI ATTIVITA' DI RICERCA SU PROGRAMMI DI RICERCA AUTOFINANZIATI EMANATO CON D.R. n. 667/AG DEL 28 FEBBRAIO 2011, COME MODIFICATO DAL SUCCESSIVO D.R. n. 3398/AG DEL 29 LUGLIO 2016, PER L'ATTIVAZIONE DI N. 1 ASSEgni PER LO SVOLGIMENTO DI ATTIVITÀ DI RICERCA A TEMPO DETERMINATO PER LA DURATA DI MESI 12 PRESSO IL DIPARTIMENTO DI ELETTRONICA, INFORMAZIONE E BIOINGEGNERIA NELL'AMBITO DEL PROGRAMMA DI RICERCA DENOMINATO:

PROGETTO DI BLOCCHI PER UN SINTETIZZATORE DI FREQUENZA CON FILTRO DIGITALE IN TECNOLOGIA CMOS ULTRASCALATA PER COMUNICAZIONI WIRELESS

**GRADUATORIA DI MERITO**

COGNOME NOME	PUNTEGGIO TITOLI E PUBBLICAZIONI/ PRODOTTI SCIENTIFICI MASSIMO 60 PUNTI SU 100	PUNTEGGIO COLLOQUIO MASSIMO 40 PUNTI SU 100	PUNTEGGIO TOTALE
KARMAN SALEH	12	34	46

Milano, 15 febbraio 2017

**LA COMMISSIONE**

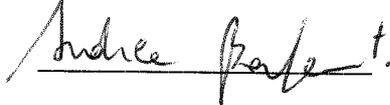
Prof. CARLO SAMORI



Professore Ordinario presso questo Politecnico

Presidente

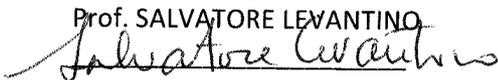
Prof. ANDREA BONFANTI



Professore Associato presso questo Politecnico

Membro Esperto

Prof. SALVATORE LEVANTINO



Professore Associato presso questo Politecnico

Membro Esperto

